



PROGRAMAÇÃO PRELIMINAR

Escola de Inverno Supercomputador SDUMONT , DE 05/08 à 10/08

Horários	Segunda 06/08	Terça 07/08	Quarta 08/08	Quinta 09/08	Sexta 10/08
08:30 - 10:15	MC01	MC03/ MC04	MC05	MC08	MC10
10:15 - 10:30	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>
10:30 - 11:30	Palestra Nvidia	MC03/ MC04	MC05	Palestra Atos	MC10
11:30 - 12:30	MC01	MC03/ MC04	MC06	MC08	MC10
12:30 - 13:30	Almoço	Almoço	Almoço	Almoço	Almoço
13:30 -14:30	MC02	MC04	MC06/MC07	MC09	MC11
15:00- 15:30	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>
14:40 -18:00	MC02	MC04	MC07	MC09	MC 11

MC01 – Introdução ao ambiente SDUMONT /SLURM (Roberto Souto/Andre Carneiro/Bruno Fagundes/LNCC)

MC02 – Introdução E/S Paralela no SDUMONT e Ferramentas BULLX-DE

(Roberto Souto/Andre Carneiro/Bruno Fagundes/LNCC)

MC03 – Introdução à Parallel Studio e Programação com Xeon Phi (Frederico Cabral/LNCC)

MC04 - Python para HPC (Guilherme Gall/ Luiz Gadelha/LNCC)

MC05-- Introdução à Programação CUDA (Roberto Souto/LNCC)

MC06 - Introdução ao OpenCL (Amanda Sabatini/LNCC)

MC07 – Introdução á Programação em Aceleradores com Diretivas Pedro Pais Lopes/Exascale)

MC08 – Introdução à Programação MPI (Carla Osthoff/LNCC)

MC09--- MPI-IO (Jean Luca Bez- UFRGS)

MC10 – Introdução á Programação com OpenMP (Carla Osthoff/LNCC)

MC11- R para HPC (Raquel Costa e Guilherme Gall/LNCC)

Cursos Introdutórios para a Escola de Inverno Supercomputador SDUMONT

Semana 01/08 à 03/08

Horários	Quarta 01/08	Quinta 02/08	Sexta 03/08
08:30 - 11:15	MC12	MC13	MC14
10:30 - 11:00	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>
11:30 - 12:30	MC12	MC13	MC14
12:30 - 13:30	Almoço	Almoço	Almoço
13:30 -14:30	MC12	MC13	MC14
15:00- 15:30	<i>Intervalo</i>	<i>Intervalo</i>	<i>Intervalo</i>
14:40 -18:00	MC12	MC13	MC14

MC12- Introdução ao Linux para Processamento de Alto Desempenho (Mariano Silva/Micaella Coelho/Mateus Mello)
LNCC

MC13 – C para Programação Paralela (Mariano Silva)

MC14 – Fortran para Programação Paralela (Mariano Silva/LNCC)